大规模离散MU-MIMO: 低复杂度、信息理论最优检测与 多用户编码



Massive Discrete MU–MIMO: Low–Complexity Information–Theoretically Optimal Detection and Multi–User Coding

陈学辉/CHEN Xuehui¹, 池育浩/CHI Yuhao¹, 刘雷/LIU Lei² (1. 西安电子科技大学,中国西安 710071; 2. 浙江大学,中国杭州 310058) (1. Xidian University, Xi'an 710071, China;

2. Zhejiang University, Hangzhou 310058, China)

DOI:10.12142/ZTETJ.202401009 网络出版地址: http://kns.cnki.net/kcms/detail/34.1228.TN.20240228.0939.004.html 网络出版日期: 2024-02-28 收稿日期: 2024-01-10

摘要:研究了一种实际的大规模离散多用户多输入多输出(MU-MIMO)系统,涵盖了大规模天线与用户、实用的信道编译码、任意输入分布、仅接收机已知信道状态信息、一般右酉不变信道矩阵、模数转化器等实际通信约束。针对理想和低分辨率模数转换器下的大规模离散 MU-MIMO系统,分别提出了低复杂度、信息理论最优接收机和多用户码设计准则,并给出实际多用户低密度奇偶校验码(LDPC)设计。数值实验证实所设计的多用户LDPC比现有的单用户LDPC获得了2~5 dB性能增益,同时还解决在信道恶劣和低分辨率模数转换器下单用户码无法准确恢复信息的难题,揭示了现有贝叶斯最优接收机与单用户码直接结合不再是最优方案。

关键词:大规模离散 MU-MIMO;低复杂度;信息理论最优;迭代接收机;多用户码

Abstract: A practical massive discrete multi-user multiple-input multiple-output (MU-MIMO) system is studied, which includes massive antennas and users, practical channel coding and decoding, arbitrary input distributions, available channel state information at the receiver, general right-unitarily-invariant channel matrices, and the analog-to-digital converter. For massive discrete MU-MIMO systems with ideal and low-resolution analog-to-digital converters, the low-complexity and information-theoretically optimal receiver and multi-user code design principles are proposed, respectively, on which practical multi-user low-density parity-check codes (LDPC) are designed. Numerical results show that the designed multi-user LDPC can achieve a performance gain of up to 2~5 dB over the existing single-user LDPC. They also address the issue that single-user codes cannot successfully recover information under poor channel and low-resolution analog-to-digital converters, and reveal that the direct combinations of existing Bayes-optimal receivers with single-user codes are no longer optimal.

Keywords: massive discrete MU–MIMO; low complexity; information-theoretically optimal; iterative receiver; multi-user code

引用格式:陈学辉,池育浩,刘雷.大规模离散 MU-MIMO:低复杂度、信息理论最优检测与多用户编码 [J].中兴通讯技术, 2024, 30(1):46-54. DOI: 10.12142/ZTETJ.202401009

Citation: CHEN X H, CHI Y H, LIU L. Massive discrete MU–MIMO: low-complexity information-theoretically optimal detection and multiuser coding [J]. ZTE technology journal, 2024, 30(1): 46–54. DOI: 10.12142/ZTETJ.202401009

近着无线通信技术和物联网行业的快速发展,一系列新兴通信服务不断涌现,包括异构车联网系统、多媒体通讯以及移动无人机网络等。预计在未来6G无线通信场景

中,每平方公里的无线终端连接数量可能高达千万级别^[1-2]。 面对如此大规模连接和高吞吐量的要求,多址接入技术是一 项关键的解决方案。然而,传统的正交多址接入(OMA) 技术在有限的频谱资源上仅能支持少量用户。相比之下,非 正交多址接入(NOMA)允许大量用户共享频谱传输,从而 提升接入设备数量、频谱利用率和降低通信时延。为了进一 步提升空间资源利用率,NOMA技术与多用户多输入多输出

基金项目: 国家自然科学基金重大项目(62394292); 国家自然科学基金重点项目(62131016); 国际自然科学基金青年项目(62201424、62301485); 中兴产学研项目(IA20231213009); 国家重点研发计划(2021YFA1000500); 陕西省重点研发计划(2023-YBGY-218)

(MU-MIMO)³³技术相结合。然而,由于未来6G业务数据 种类繁多、通信场景多样化、用户和天线数量庞大,通信场 景变得更加复杂,这导致现有基于理想假设的MU-MIMO技 术不再适用,无法有效支持复杂的6G通信场景。另外,现 有工作只考虑部分非理想假设下的MU-MIMO。例如, 文献 [4]只考虑1 bit 量化约束下的 MU-MIMO 系统的预编码。文献 [5]只考虑贝叶斯最优的接收机设计,忽略了信道编码的影 响。文献[6]只考虑点对点信道下的码设计,忽略了用户间 干扰的影响。总而言之,现有技术很少综合考虑多种非理想 假设下的 MU-MIMO 接收机和编码设计。因此,本文聚焦于 更实用的大规模离散 MU-MIMO^[7],考虑了更为实际的系统 假设:包括大规模天线与用户、实用的信道编译码、任意输 入分布、仅接收机已知信道状态信息(CSI)、一般右酉不变 信道矩阵(涵盖常见的瑞利、相关、病态等信道矩阵)、模数 转化器(ADC)等实际通信约束。这些实际的假设也给大规模 离散 MU-MIMO 系统设计带来了新的挑战:

1)如何设计适合于大规模离散 MU-MIMO 的低复杂度、 信息理论最优接收机是一个巨大挑战。针对更为实际的通信 假设,现有的接收机无法达到最优性能,因此,迫切需要设 计低复杂度、高可靠的接收机。

2) 大规模离散 MU-MIMO 系统的实际多用户码设计原 理尚不明确。传统的单用户信道编码仅仅只考虑了信道噪声 的影响,而忽略了大规模天线和多用户间干扰。因此,现有 的信道编码方案无法直接应用在实际大规模离散 MU-MIMO 系统中,迫切需要针对复杂的实际通信场景设计更加灵活和 实用的多用户编码方案。

为解决上述难题,本文提出了低复杂度、信息理论最优 接收机和多用户码设计准则。具体而言,首先在理想 ADC 器件的假设下,利用互信息与最小均方误差定理^[8],提出了 容量-面积定理,证实近似消息传递(AMP)、正交AMP和 记忆AMP的容量最优性,并给出最优多用户码设计准则。 进一步考虑实际低分辨率ADC器件影响,对广义AMP、广 义正交AMP和广义记忆AMP接收机给出了可达速率分析以 及相应的最优码设计准则。最后,本文以正交AMP、记忆 AMP以及广义正交AMP接收机为例,设计了多用户低密度 奇偶校验码(MU-LDPC)。数值实验表明,所设计的MU-LDPC比现有的单用户LDPC(SU-LDPC)在误码率(BER) 性能上提高2~5 dB,特别是在信道条件恶劣和1bit量化场 景下,现有的规则和非规则的SU-LDPC已经无法准确恢复 信息,而MU-LDPC仍能够准确恢复信息。这为未来6G复杂 场景通信提供了有效的解决方案。

1系统模型

如图1所示,在大规模离散 MU-MIMO 系统中, N个单 天线的用户采用交织多址接入方式进行传输,每个用户的传 输符号长度为 L。具体而言,用户 k采用多用户编码器(包含 信道编码和离散数字调制)对信息序列 d_k 进行编码得到编码 序列 b_k ,再通过每个用户特定的交织器 π_k 生成符号序列 x_k , 并将其发送至信道,其中 $k = 1, 2, \dots, N_{\circ}$ 为简化表示,在t时 刻,将所有用户的发送信号记为 $x^t = [x_1^t, x_2^t, \dots, x_N^t]^T_{\circ}$ 。

假设接收机配备了*M*根接收天线,考虑到实际ADC对 接收到的信号进行量化处理,我们将*t*时刻量化后的信号记 为*y*^{*i*},即:

$$y^{t} = Q(Ax^{t} + n^{t}), t = 1, 2, \dots, L,$$
 (1)

其中A为右酉不变信道矩阵(涵盖常见的瑞利、相关、病态 等信道矩阵), n[']为加性高斯白噪声,Q(·)为逐符号量化函 数,即对复信号的实部和虚部分别进行量化。基站利用接收 信号y[']、信道矩阵A、量化函数Q(·)和x[']的先验信息,采用





迭代接收机实现信号恢复。

本文研究的大规模离散 MU-MIMO系统基于以下假设:

1)系统中包含大规模的用户和天线,即 $N,M \rightarrow \infty$ 且固定信道负载 $\delta = N/M$ 。

2) 信道矩阵A的奇异值分解为 $A = UAV^{H}$,其中 $U \in \mathbb{C}^{M \times M}$ 和 $V \in \mathbb{C}^{N \times N}$ 为酉矩阵, $A \in \mathbb{C}^{M \times N}$ 为对角矩阵。 UA和V是独立的,而且V服从Haar分布。

3) 仅接收端已知信道矩阵A, 而发送端未知。

2 低复杂度、容量最优接收机和多用户码设计

由于接收机是逐符号检测的,为简化表示,在本文余下 部分忽略上标*t*。在理想 ADC 器件条件下(即不考虑非线性 预处理的影响),公式(1)退化为标准线性模型:

 $y = Ax + n_{\circ} \tag{2}$

针对该模型,本文采用能够有效克服噪声和用户间干扰 的AMP类接收机恢复信号。然而,现有的接收机设计常常 忽略信道编码约束的影响。通常,接收机的设计目标是达到 MMSE性能最优,但无法保证无差错信号恢复。因此,本文 将在实际通信约束下研究低复杂度、容量最优接收机和多用 户码设计准则。

2.1 AMP类接收机

如图1所示,迭代接收机是由多用户检测器和一组译码 器组成,其一般形式表示为:

检测器: $\mathbf{r}_t = \boldsymbol{\gamma}_t(\mathbf{x}_t)$, (3)

译码器: $\boldsymbol{x}_{t+1} = \boldsymbol{\phi}_t(\boldsymbol{r}_t)_{\circ}$ (4)

AMP类接收机为迭代接收机特例,具体如下:

1) AMP^[9]接收机是由匹配滤波器(MF) 和后验概率译 码器组成,即:

$$\boldsymbol{r}_{t} = \boldsymbol{\gamma}_{t}(\boldsymbol{x}_{t}) = \boldsymbol{x}_{t} + \boldsymbol{A}^{\mathrm{H}}(\boldsymbol{y} - \boldsymbol{A}\boldsymbol{x}_{t}) + \boldsymbol{r}_{t}^{\mathrm{Onsager}},$$
(5)

$$\boldsymbol{x}_{t+1} = \boldsymbol{\phi}_t(\boldsymbol{r}_t) = \mathbf{E} \{ \boldsymbol{x} | \boldsymbol{r}_t \}, \tag{6}$$

其中 $r_{\iota}^{\text{Onsager}} = \delta < \phi_{\iota}'(r_{\iota-1}) > (r_{\iota-1} - x_{\iota-1}), \phi_{\iota}'(\cdot) 表示 \phi_{\iota}(\cdot)$ 的导 函数, <·>表示取平均。

2) 正交 AMP^{[10][11]}接收机由正交线性最小均方误差 (LMMSE) 检测器和正交后验概率译码器组成,即:

$$\boldsymbol{r}_{t} = \boldsymbol{\gamma}_{t}(\boldsymbol{x}_{t}) = \boldsymbol{x}_{t} + \frac{1}{\boldsymbol{\varepsilon}_{t}^{\gamma}} \boldsymbol{A}^{\mathrm{H}}(\boldsymbol{\rho}_{t}\boldsymbol{I} + \boldsymbol{A}\boldsymbol{A}^{\mathrm{H}})^{-1}(\boldsymbol{y} - \boldsymbol{A}\boldsymbol{x}_{t}), \qquad (7)$$

$$\boldsymbol{x}_{t+1} = \boldsymbol{\phi}_t(\boldsymbol{r}_t) = \frac{1}{\boldsymbol{\varepsilon}_{t+1}^{\phi}} \left[\hat{\boldsymbol{\phi}}_t(\boldsymbol{r}_t) + (1 - \boldsymbol{\varepsilon}_{t+1}^{\phi}) \boldsymbol{r}_t \right],$$
(8)

其中 $\rho_i = \sigma^2 / v_i^x$, σ^2 表示噪声方差, v_i^x 表示检测器 $\gamma_i(\mathbf{x}_i)$ 的输 出方差, $\hat{\phi}_i(\mathbf{r}_i) = \mathbb{E}\{\mathbf{x}|\mathbf{r}_i\}$ 。 $\varepsilon_i^\gamma 和 \varepsilon_{i+1}^\phi$ 为正交系数,以保证输 出 与 输 入 误 差 的 正 交 性 , 具 体 表 达 式 为 $\varepsilon_i^\gamma = (1/M) \operatorname{tr} \{A^{\mathrm{H}}(\rho_i I + AA^{\mathrm{H}})^{-1}A\}, \quad \varepsilon_{i+1}^\phi = 1 - (1/(Nv_i^x)) \| \mathbb{E}\{\mathbf{x}|\mathbf{x} + \sqrt{v_i^x} \eta\} - \mathbf{x} \|^2, \eta \sim \mathcal{CN}(\mathbf{0}, I)$ 。

3)记忆AMP^[12]接收机是由正交记忆MF、正交后验概率 译码器以及damping组成,即:

$$\boldsymbol{r}_{t} = \boldsymbol{\gamma}_{t}(\boldsymbol{x}_{t}) = \frac{1}{\varepsilon_{t}} \left(\boldsymbol{A}^{\mathrm{H}} \hat{\boldsymbol{r}}_{t} + \sum_{i=1}^{t} p_{t,i} \boldsymbol{x}_{i} \right),$$
(9)

$$\boldsymbol{x}_{t+1} = \begin{bmatrix} \boldsymbol{x}_1, \cdots, \boldsymbol{x}_t, \boldsymbol{\phi}_t(\boldsymbol{r}_t) \end{bmatrix} \boldsymbol{\zeta}_{t+1},$$
(10)

其中 $\phi_t(\mathbf{r}_t)$ 与正交AMP接收机的正交后验概率译码函数一 致, $\hat{\mathbf{r}}_t = \theta_t B \hat{\mathbf{r}}_{t-1} + \xi_t(\mathbf{y} - A \mathbf{x}_t)$, $B = \lambda^{\dagger} \mathbf{I} - A A^{\mathrm{H}}$, $\lambda^{\dagger} = (\lambda_{\min} + \lambda_{\max})/2$ 表示 $A A^{\mathrm{H}}$ 的最小特征值 λ_{\min} 和最大特征值 λ_{\max} 的平均 值, $\varepsilon_t \pi p_{t,i}$ 为正交系数,以保证输出与所有输入误差的正 交性。 $\boldsymbol{\zeta}_t = [\boldsymbol{\zeta}_{t,1}, \boldsymbol{\zeta}_{t,2}, \cdots, \boldsymbol{\zeta}_{t,d_t}]^{\mathrm{T}}$ 表示 damping 向量, $l_t = \min \{L, t\}$ 为damping长度, L为最大 damping长度。

2.2 容量-面积定理

针对任意离散输入信号*x*和右酉不变信道矩阵*A*,离散 MU–MIMO的约束容量为:

$$C = I(\mathbf{A}\mathbf{x} + \mathbf{n}; \mathbf{x})_{\circ} \tag{11}$$

然而,对于大规模系统,直接计算公式(11)中的互信 息来表征约束容量会非常困难。如图2所示,借助AMP类算 法的MMSE最优性、互信息与最小均方误差(I-MMSE)定 理^[7]和状态演化(SE),简化大规模离散MU-MIMO的约束容 量的计算,并证明AMP类接收机的容量最优性。

定理1(容量-面积定理):如图3所示,假设不动点唯一,针对大规模离散MU-MIMO场景,给定信噪比下,根据



▲图2 近似消息传递(AMP)类算法的状态演进



▲图3 大规模离散多用户多输入多输出容量--面积定理

I-MMSE定理¹⁸,由AMP类接收机中检测器和解调器的SE可 计算大规模离散MU-MIMO的约束容量为:

$$C = \int_{0}^{\varphi_{\rm SE}(0)} \phi_{\rm SE}^{\mathcal{C}^*}(\rho) \mathrm{d}\rho \tag{12}$$

其中 $\phi_{SE}^{c'}(\rho) = \min \{ \phi_{SE}(\rho), \varphi_{SE}^{-1}(\rho) \}, \phi_{SE}(\cdot) 表示解调器的 SE 函数, \varphi_{SE}(\cdot) 表示检测器的 SE 函数, \varphi_{SE}^{-1}(\cdot) 表示\varphi_{SE}(\cdot) 的反函 数。 \phi_{SE}(\cdot) 与 \varphi_{SE}(\cdot) 具体定义如下:$

$$\phi_{\rm SE}(\rho) = \frac{1}{N} \mathbb{E} \left\{ \| \phi(\boldsymbol{x} + \sqrt{\rho^{-1}} \, \boldsymbol{n}) - \boldsymbol{x} \|^2 \right\},\tag{13}$$

$$\varphi_{\rm SE}(\boldsymbol{\rho}) = \frac{1}{N} \mathbb{E} \{ \| \varphi(\boldsymbol{x} + \sqrt{\boldsymbol{\rho}^{-1}} \boldsymbol{\xi}) - \boldsymbol{x} \|^2 \}, \quad (14)$$

其 中 $n \sim CN(0,I)$, $\xi \sim CN(0,I)$, $\phi(r) = E\{x | r\}$ 表示解调器的估计函数, $\varphi(\cdot)$ 表示检测器函数 $\gamma(\cdot)$ 与可能存在的正交, damping等部分组成的检测函数, 具体表达式由接收机结构确定。

由于信道编码获得了编码增益,译码器 能够输出比解调器更低的均方误差(MSE), 即 $\phi_{SE}^{c}(\rho) < \phi_{SE}(\rho)$ 。同时,根据无差错译码 准则,需要保证译码器的SE与检测器的SE 之间有足够的译码通道,即 $\phi_{SE}^{c}(\rho) < \varphi_{SE}^{-1}(\rho)$ 。 当译码器的SE函数 $\phi_{SE}^{c}(\rho)$ 固定时,根据I-MMSE定理,AMP类接收机的可达速率为: $R_{AMP类接收机} = \int_{0}^{\varphi_{SE}(\rho)} \phi_{SE}^{c}(\rho) \phi$,其中 $\phi_{SE}^{c}(\rho) <$ min { $\phi_{SE}(\rho), \varphi_{SE}^{-1}(\rho)$ }, $0 \le \rho \le \varphi_{SE}(0)$ 。基于以上条件,可得 AMP类接收机的约束容量最优性定理。

定理2(AMP类接收机的约束容量最优性):在AMP类 接收机中,假设不动点唯一,根据译码器的输出MSE低于 解调器、无差错译码的条件以及I-MMSE定理,可得检测器 和解调器的SE围成的面积为接收机的信息理论极限(最大 可达速率),即:

$$R_{\text{AMP} \not\equiv \not\equiv \not\equiv \psi}^{\text{max}} \longrightarrow \int_{0}^{\varphi_{\text{SE}}(0)} \phi_{\text{SE}}^{\varphi^*}(\rho) d\rho, \qquad (15)$$

其中 $\phi_{SE}^{C}(\rho) = \min \{ \phi_{SE}(\rho), \varphi_{SE}^{-1}(\rho) \}$ 。由定理1可知, AMP类 接收机可以达到大规模离散 MU–MIMO 的约束容量,即证实 AMP类接收机的约束容量最优性。

如图4所示,给定接收机的结构,根据不同约束条件下,基于I-MMSE定理,利用检测器、解调器和译码器的SE,可得如下面积定理。具体的推导过程与定理二类似,这里不再详细展开。

1) AHPO 面积代表星座熵,表示无用户间干扰、无噪 情况下接收机的最大可达速率。

2) AGB 面积代表高斯信号的成形增益。曲线 AG 表示 未编码高斯信号的解调曲线,是未编码离散信号解调曲线的 上界。AGCO 面积表示高斯信号下的约束容量,ABCO 面积 表示离散信号下的约束容量,因此相差的 AGB 面积代表高 斯信号的成形增益。

3)BHC 面积代表用户间干扰造成的容量损失。AHCO 面积表示点对点 AWGN 信道下的约束容量,ABCO 面积表示 存在用户间干扰情况下的约束容量,因此相差的 BHC 面积



▲图4 多用户多输入多输出面积定理示意图

代表干扰造成的容量损失。

4) HPC 面积代表信道噪声造成的容量损失。随着信噪 比趋于无穷大,C 点会向右移动到无穷大(例如 P 点), AHPO 面积代表无噪情况下的约束容量,AHCO 面积代表确 定信噪比下的约束容量,因此相差的 HPC 面积代表噪声造 成的容量损失。

5) ADEO 面积代表线性检测器和单用户译码器串行级 联接收机的可达速率。如图5(a)所示,该接收机的检测 器、解调器与译码器之间没有迭代。线性检测后到达G点, 解调后至D点,译码后到达E点。

6) ABFO 面积代表 AMP 类迭代接收机和单用户译码器 串行级联接收机的可达速率。如图5(b)所示,该接收机 的检测器与解调器进行充分迭代后到达B点,并将估计信号 输入至译码器,译码后到达F点,导致整个算法并不是容量 最优的。

7) ABCO 面积代表多用户码的约束容量 *C*和 AMP类接 收机的最大可达速率 *R*。如图5(c)所示,该接收机联合解 调与译码,形成多用户译码与检测器进行充分迭代后到达 C 点,此时整个算法为约束容量最优。

8) DBFE 面积为 ABFO 面积与 ADEO 面积差,代表对比 线性检测接收机,迭代接收机的可达速率增益。

9) BCF 面积为 ABCO 面积与 ABFO 面积差,代表对比单 用户码,多用户码的可达速率增益。

2.3 最优码设计准则

为确保AMP类接收机达到最大传输速率,需要根据 AMP类接收机的迭代消息更新规则,结合相应的SE分析, 来确定相应的最优多用户编码。 定理3(最优多用户码设计准则):如图3所示,以最大 化 AMP 类接收机的传输速率为目标,最优多用户译码器的 SE 为:

 $\phi_{\text{SE}}^{c}(\rho) \to \min\{\phi_{\text{SE}}(\rho), \varphi_{\text{SE}}^{-1}(\rho)\}_{\circ}$ (16)

表1总结了常见迭代接收机,其中T为接收机最大迭代次数。

2.4 数值实验

本节的仿真为基带的链路仿真,用户数*M* = 500,服从 均匀分布,发送功率为1。发送端采用MU-LDPC,接收端 采用正交 AMP/记忆 AMP/Turbo-LMMSE 接收机进行信号检 测,信道为一般右酉不变信道,具体模型为:信道矩阵*A*的 奇异值分解为*A* = *U*A*V*^H,将 A 中的特征值 {*d_i*}设置为: *d_i/d_{i+1}* = $\kappa^{1/T}$,*i* = 1,2,…,*T*, $\sum_{i=1}^{T} d_i^2 = N$,其中*T* = min {*M*,*N*}, $\kappa > 1$ 表示*A*的条件数,*U*和*V*由独立同分布高斯矩阵的 QR 分解生成。信道矩阵*A*仅接收端已知,发送端未知。值得说 明的是,一般右酉不变信道适用性更广泛,涵盖了常见的瑞 利、相关、病态以及部分大尺度模型的信道矩阵。在一般右 酉不变信道下工作的 AMP类接收机,在一些特定的信道中 往往也能够工作。

图6给出了以高斯信号为例,比较AMP接收机采用多用 户码和单用户码方案的可达速率。可以看出,随着信噪比的 提升,采用单用户码的AMP接收机可达速率趋于常值,而 采用多用户码的AMP接收机可达速率不断增加。在信噪比 为20 dB时,采用多用户码的方案比单用户码的方案获得了 大约2倍的可达速率增益。

图7给出了四相相移键控(QPSK)调制,当信道矩阵A的条件数 $\kappa = 50$ 、接收天线数M = 333时,针对记忆AMP、



▼表1 MU-MIMO	D系统下	AMP/Turbo	类接收机对比
-------------	------	-----------	--------

方案/算法	信号	信道矩阵	容量类型	最优性	计算复杂度
AMP ^[9]		独立同分布			低复杂度
记忆AMP ^[12]	任意		约束容量	<u> </u>	O(MNT)
正交AMP ^[10-11]		右酉不变		台里取1//	高复杂度
Turbo-LMMSE ^[13]	高斯		高斯容量		$O(M^2NT+MNT)$
·					

AMP:近似消息传递 LMMSE:线性最小均方误差 MU-MIMO:多用户多输入多输出



▲图6 不同方案的可达速率比较



▲图7 正交AMP/记忆AMP/Turbo-LMMSE 接收机 BER比较

正交 AMP 和 Turbo-LMMSE 接收机,所设计的码率为 0.5 的 MU-LDPC 和码率为 0.5 的 SU-LDPC 的 BER 性能对比:

1) 针对 MU-LDPC: 记忆 AMP 与正交 AMP 的 BER 性能

相近,二者仅差 0.1 dB,但记忆 AMP 的复杂度约为正交 AMP 的1/M;

2) 针对记忆 AMP 和正交 AMP: MU-LDPC 比 SU-LDPC 获得了 4.5~5 dB 增益,证实了贝叶斯最优检测接收机与现有 最优单用户码相结合并非是最优方案;

3) 接收机性能比较:记忆 AMP 和正交 AMP 的 MU-LDPC 均比Turbo-LMMSE 的 MU-LDPC 获得了约 2.9 dB 增益。

3 低分辨率 ADC 下低复杂度、信息理论最优接收机 和多用户码设计

考虑实际 ADC 器件约束下的低复杂度、信息理论最优 接收机和多用户码设计,本文采用广义 AMP类接收机进行 信号恢复。为简化讨论,公式(1)等价转换为如下广义线 性模型(GLM):

$$y = Q(z, n),$$

$$z = Ax,$$

$$x \in C, x_i \sim P_X(x_i), \forall i_o$$
(17)

基于上述模型,可采用能够有效克服噪声和用户间干扰的广义AMP类接收机进行信号恢复。

3.1 广义 AMP 类接收机

如图8所示, 广义AMP类接收机包含线性检测和非线性 检测(包括MMSE解量化以及MMSE解调和后验概率译码), 可表示为:

线性检测:
$$\begin{bmatrix} \mathbf{x}_{i} \\ \mathbf{z}_{i} \end{bmatrix} = \begin{bmatrix} \phi_{i}(\mathbb{X}_{i}) \\ \psi_{i}(\mathbb{Z}_{i}) \end{bmatrix},$$
(18)

非线性检测:
$$\begin{bmatrix} X_t \\ Z_t \end{bmatrix} = \gamma_t(\mathbf{x}_t, \mathbf{z}_t)_{\circ}$$
 (19)

根据信号检测和消息传递更新方式的不同,分为不同类型的接收机,具体如下:

1) 广义 AMP^[14]是由解量化器、MF线性检测器和后验概 率译码器组成,即:

$$\begin{bmatrix} \boldsymbol{x}_{t} \\ \boldsymbol{z}_{t} \end{bmatrix} = \begin{bmatrix} \boldsymbol{\phi}_{t}(\mathbb{X}_{t}) \\ \boldsymbol{\psi}_{t}(\mathbb{Z}_{t}) \end{bmatrix} = \begin{bmatrix} E \{ \boldsymbol{x}_{t} | \mathbb{X}_{t} \} \\ \boldsymbol{z}_{t} \{ \boldsymbol{z}_{t} | \mathbb{Z}_{t} \} \end{bmatrix},$$
(20)



▲图8 广义AMP类接收机

$$\begin{bmatrix} \mathbb{X}_{t} \\ \mathbb{Z}_{t} \end{bmatrix} = \begin{bmatrix} \boldsymbol{x}_{t} + \frac{\boldsymbol{\nu}_{t+1}^{x}}{\boldsymbol{\nu}_{t}^{x}} \boldsymbol{A}^{H}(\boldsymbol{z}_{t} + \mathbb{Z}_{t}) \\ \boldsymbol{A}\boldsymbol{x}_{t} - \frac{\boldsymbol{\nu}_{t+1}^{z}}{\boldsymbol{\nu}_{t}^{z}} (\boldsymbol{z}_{t} + \mathbb{Z}_{t}) \end{bmatrix},$$
(21)

其中 v_i^* 和 v_i^* 分别表示线性检测端 $\phi_i(\mathbb{X}_i)$ 和 $\psi_i(\mathbb{Z}_i)$ 的输出 方差。

2) 广义正交 AMP^[15]是由正交 LMMSE 检测器、正交解量 化器和正交后验概率译码器组成,即:

$$\begin{bmatrix} \boldsymbol{x}_{t} \\ \boldsymbol{z}_{t} \end{bmatrix} = \begin{bmatrix} \boldsymbol{\phi}_{t}(\mathbb{X}_{t}) \\ \boldsymbol{\psi}_{t}(\mathbb{Z}_{t}) \end{bmatrix} = \begin{bmatrix} \frac{1}{\varepsilon_{t}^{\phi}} \left[\mathbb{E} \left\{ \boldsymbol{x} | \mathbb{X}_{t} \right\} + (\varepsilon_{t}^{\phi} - 1) \mathbb{X}_{t} \right] \\ \frac{1}{\varepsilon_{t}^{\psi}} \left[\mathbb{E} \left\{ \boldsymbol{z} | \mathbb{Z}_{t} \right\} + (\varepsilon_{t}^{\psi} - 1) \mathbb{Z}_{t} \right] \end{bmatrix},$$
(22)

$$\begin{bmatrix} \mathbb{X}_{t} \\ \mathbb{Z}_{t} \end{bmatrix} = \boldsymbol{\gamma}_{t}(\boldsymbol{x}_{t}, \boldsymbol{z}_{t}) = \begin{bmatrix} \boldsymbol{\gamma}_{t}^{x}(\boldsymbol{x}_{t}, \boldsymbol{z}_{t}) \\ \boldsymbol{\gamma}_{t}^{z}(\boldsymbol{x}_{t}, \boldsymbol{z}_{t}) \end{bmatrix} = \begin{bmatrix} \frac{1}{\delta \varepsilon_{t}^{\gamma}} \hat{\boldsymbol{\gamma}}_{t}(\boldsymbol{x}_{t}, \boldsymbol{z}_{t}) + \boldsymbol{x}_{t} \\ \frac{1}{1 - \varepsilon_{t}^{\gamma}} \begin{bmatrix} \boldsymbol{A}(\hat{\boldsymbol{\gamma}}_{t}(\boldsymbol{x}_{t}, \boldsymbol{z}_{t}) + \boldsymbol{x}_{t}) - \varepsilon_{t}^{\gamma} \boldsymbol{z}_{t} \end{bmatrix} \end{bmatrix},$$
(23)

其中 $\rho_t = v_t^i h_t^x$, $v_t^x \exists v_t^i \beta \exists \beta \phi_t(\mathbb{X}_t) \exists \psi_t(\mathbb{Z}_t)$ 的输出方差, $\hat{\gamma}_t(\mathbf{x}_t, \mathbf{z}_t) \equiv \mathbf{A}^{\mathrm{H}}(\rho_t \mathbf{I} + \mathbf{A} \mathbf{A}^{\mathrm{H}})^{-1}(\mathbf{z}_t - \mathbf{A} \mathbf{x}_t)$, $\{\varepsilon_t^{\phi}, \varepsilon_t^{\psi}, \varepsilon_t^{\gamma}\}$ 表示正交系 数, 以确保输出与输入误差的正交性, 具体表达式为 $\varepsilon_t^{\phi} = 1 - (1/(N\mathbb{V}_t^x)) \| \mathbb{E}\{\mathbf{x} | \mathbf{x} + \sqrt{\mathbb{V}_t^x} \, \boldsymbol{\eta}\} - \mathbf{x} \|^2$, $\varepsilon_t^{\psi} = 1 - (1/(M\mathbb{V}_t^z)) \| \mathbb{E}\{\mathbf{z} | \mathbb{Z}_t\} - \mathbf{z} \|^2$, $\varepsilon_t^{\gamma} = (1/M) \operatorname{tr}\{\mathbf{A}^{\mathrm{H}}(\rho_t \mathbf{I} + \mathbf{A} \mathbf{A}^{\mathrm{H}})^{-1} \mathbf{A}\}$, $\mathbb{V}_t^x \exists \mathbb{V}_t^x \beta \gamma_t(\mathbf{x}_t, \mathbf{z}_t)$ 的输出方差, $\boldsymbol{\eta} \sim \mathcal{CN}(\mathbf{0}, \mathbf{I})$ 。

3) 广义记忆 AMP^[16]是由正交记忆 MF、正交解量化器和 正交后验概率译码器以及 damping 组成,即:

$$\begin{bmatrix} \boldsymbol{x}_{t} \\ \boldsymbol{z}_{t} \end{bmatrix} = \begin{bmatrix} \boldsymbol{\zeta}_{t,l_{t}} \boldsymbol{\phi}_{t}(\mathbb{X}_{t}) + \sum_{i=1}^{l_{t}-1} \boldsymbol{\zeta}_{t,i} \, \boldsymbol{x}_{t-l_{t}+i} \\ \boldsymbol{\alpha}_{i,l_{t}} \boldsymbol{\psi}_{t}(\mathbb{Z}_{t}) + \sum_{i=1}^{l_{t}-1} \boldsymbol{\alpha}_{i,i} \, \boldsymbol{z}_{t-l_{t}+i} \end{bmatrix},$$
(24)

$$\begin{bmatrix} \mathbb{X}_{t+1} \\ \mathbb{Z}_{t+1} \end{bmatrix} = \boldsymbol{\gamma}_t(\boldsymbol{X}_t, \boldsymbol{Z}_t) = \begin{bmatrix} \boldsymbol{\beta}_t^x(\boldsymbol{\delta}^{-1}\hat{\mathbb{X}}_t + \sum_{i=1}^t p_{t,i}\boldsymbol{x}_i) \\ \boldsymbol{\beta}_t^z[\boldsymbol{A}(\hat{\mathbb{X}}_t + \frac{\boldsymbol{\xi}_t}{\boldsymbol{\theta}_t}\boldsymbol{x}_t) - \sum_{i=1}^t p_{t,i}\boldsymbol{z}_i] \end{bmatrix}, \quad (25)$$

其中, $\phi_t(\mathbb{X}_t)$ 和 $\psi_t(\mathbb{Z}_t)$ 与广义正交 AMP 的正交后验概率译 码和正交解量化函数一致。 $\hat{\mathbb{Z}}_t = \theta_t B \hat{\mathbb{Z}}_{t-1} + \xi_t (z - Ax_t), B = \lambda^{\dagger} I - AA^{H} 和 \lambda^{\dagger} = (\lambda_{\min} + \lambda_{\max})/2$ 分别表示 AA^{H} 的最小特征值 λ_{\min} 和最大特征值 λ_{\max} 的平均值, $\{\beta_t^x, \beta_t^z, p_{t,i}\}$ 为正交系数, 以 确保输出与所有输入误差的正交性。 $\zeta_t = [\zeta_{t,1}\zeta_{t,2}, \cdots, \zeta_{t,d}]^{T}$ 和 $\alpha_{t} = [\alpha_{t,1}, \alpha_{t,2}, \dots, \alpha_{t,l_{t}}]^{T}$ 分别表示解调器的 damping 向量和解量 化器的 damping 向, $l_{t} = \min \{L, t\}$ 为 damping 长度, L为最大 damping 长度。

3.2 最大可达速率分析

注意到图8中广义AMP类接收机具有多层结构,其中线 性检测是双输入双输出,因此无法直接采用定理2中的可达 速率分析方法^[8]。为解决这一问题,本文提出一种内迭代广 义AMP类接收机。如图9所示,解量化和线性检测通过内迭 代形成增强的多用户检测。具体而言,对于给定的输入信 号,解量化和检测之间进行充分迭代,然后将估计信号 X, 传递到解调和译码。值得说明的是,尽管内迭代广义AMP 类接收机与广义AMP接收机结构不同,但它们的SE 收敛点 是相同的。因此可以借助内迭代广义AMP接收机的SE 分析 原始的广义AMP接收机的可达速率,即借助I-MMSE 定理 (如图3所示)来分析其最大可达速率:

$$R^{\max}_{\vdash \chi_{AMP \not \gtrsim k \psi \emptyset}} \to \int_{0}^{\varphi_{SE}(0)} \phi_{SE}^{C^*}(\rho) d\rho, \qquad (26)$$

其中 $\phi_{SE}^{c}(\rho) = \min \{ \phi_{SE}(\rho), \varphi_{SE}^{-1}(\rho) \}, \phi_{SE}(\cdot) 表示解调的 SE 函 数, \varphi_{SE}(\cdot) 表示增强多用户检测的 SE 函数, \varphi_{SE}^{-1}(\cdot) 为 \varphi_{SE}(\cdot) 的 反函数。$

由于具有任意离散输入信号和酉不变信道矩阵的GLM 的约束容量仍未得到严格证明,因此无法证明广义AMP类 接收机的容量最优性。然而,基于广义AMP类接收机在未 编码GLM中的贝叶斯最优性,我们推测其在最优编码设计 准则下是约束容量最优的。

表2总结了常见广义AMP类接收机,其中T为接收机最大迭代次数。值得注意的是,由于Turbo-LMMSE接收机采用外信息更新方式,无法实现解量化的非线性操作,因此无法应用到GLM。

3.3 数值实验

本节的仿真为基带的链路仿真,用户数M=500,服从



▲图9 基于内迭代的广义AMP类接收机

方案/算法	信号	信道矩阵	信息理论极限	计算复杂度
广义AMP ^[14]		独立同分布	_	
广义记忆AMP ^[16]	任意		最大可达速率	
广义正交AMP ^[15]		酉不变		高复杂度 O(M ^e NT+MNT)

▼表2 MU-MIMO系统下广义AMP类接收机对比

MU-MIMO:多用户多输入多输 AMP:近似消息传递

均匀分布,发送功率为1。发送端采用 MU-LDPC,接收端 采用广义正交 AMP 接收机进行信号检测,信道为一般右酉 不变信道,具体模型为:信道矩阵 A 的奇异值分解 A = $U\Lambda V^{H}$,将 A 的特征值 { d_i }设置为: $d_i/d_{i+1} = \kappa^{1T}, i =$ $1,2,\dots,T,\sum_{i=1}^{T} d_i^2 = N$,其中 $T = \min\{M,N\}$, $\kappa > 1$ 表示 A 的 条件数,U和 V由独立同分布高斯矩阵的 QR 分解生成。信 道矩阵 A 仅接收端已知,发送端未知。 $Q(\cdot)$ 为逐符号的量化 函数,对输入符号的实部和虚部分别进行量化。

当信道矩阵A的条件数件数κ = 50、接收天线数M = 500, 信噪比固定为20 dB时,图10比较了广义正交AMP在不同量化 比特下最大可达速率。对于不同的输入信号,采用3 bit量化可 以保证广义正交AMP接收机能够达到最大可达速率。图11进 一步给出当采用1 bit量化和QPSK调制时,码率为0.4的MU-LDPC与码率为0.4的SU-LDPC(规则和非规则)的BER性能 比较。可以看出,在1 bit量化场景下现有的规则和非规则的 SU-LDPC已经无法准确恢复信息,而MU-LDPC仍能够准确恢 复信息,且距离信息理论极限仅差2.2 dB。



▲图10 广义正交近似消息传递(AMP)不同量化比特的可达速率比较



▲图11 广义正交AMP接收机不同方案BER比较

4 结束语

本文研究了实际通信系统约束下的大规模离散 MU-MIMO系统,并提出了低复杂度、信息理论最优接收机和多 用户码设计准则。本文不仅证实了 AMP、正交 AMP 和记忆 AMP 接收机在理想 ADC 器件下的容量最优性,而且给出了 最优多用户码设计准则。并进一步考虑了低分辨率 ADC 对 接收机性能的影响,给出了广义 AMP、广义正交 AMP 和广 义记忆 AMP 接收机的最大可达速率分析和相应的最优码设 计准则。此外,数值实验证实其 BER 性能显著优于 SU-LDPC,特别是在恶劣信道和1 bit 量化场景下,解决了单用 户码无法准确恢复信息的问题。这为应对未来 6G 复杂场景 通信提供了有效的解决方案,有助于提升无线通信系统的效 率、可靠性和适应性。

参考文献

- [1] DAI L L, WANG B C, DING Z G, et al. A survey of non-orthogonal multiple access for 5G [C]//Proceedings of IEEE Communications Surveys & Tutorials. IEEE, 2018: 2294–2323. DOI: 10.1109/ COMST.2018.2835558
- [2] PING L, LIU L H, WU K Y, et al. Interleave division multipleaccess [J]. IEEE transactions on wireless communications, 2006, 5(4): 938–947. DOI: 10.1109/TWC.2006.1618943
- [3] CHI Y H, LIU L, SONG G H, et al. Practical MIMO–NOMA: low complexity and capacity–approaching solution [J]. IEEE transactions on wireless communications, 2018, 17(9): 6251– 6264. DOI: 10.1109/TWC.2018.2858222
- [4] YU J L, YUAN Y P, ZHANG B L. 1-bit nonlinear mapping precoder for downlink massive MU-MIMO systems [C]//Proceedings of 30th Wireless and Optical Communications Conference (WOCC). IEEE, 2021: 162–165. DOI: 10.1109/WOCC53213.2021.9603167
- [5] CHERIF M, BOUALLEGUE R. The effect of high power amplifier nonlinearity on MU–Massive mimo system performance over Rayleigh fading channel [C]//Proceedings of 15th International Wireless Communications & Mobile Computing Conference (IWCMC). IEEE, 2019: 1426–1429. DOI: 10.1109/ IWCMC.2019.8766449
- [6] KWAK H Y, NO J S, PARK H. Design of irregular SC-LDPC codes with non-uniform degree distributions by linear programming [J]. IEEE transactions on communications, 2019, 67(4): 2632–2646. DOI: 10.1109/TCOMM.2018.2889850
- [7] CHI Y H, LIU L, SONG G H, et al. Constrained capacity optimal generalized multi-user MIMO: a theoretical and practical framework [J]. IEEE transactions on communications, 2022, 70 (12): 8086–8104. DOI: 10.1109/TCOMM.2022.3207813
- [8] GUO D N, SHAMAI S, VERDU S. Mutual information and minimum mean-square error in Gaussian channels [J]. IEEE transactions on information theory, 2005, 51(4): 1261–1282. DOI: 10.1109/TIT.2005.844072
- [9] LIU L, LIANG C L, MA J J, et al. Capacity optimality of AMP in coded systems [J]. IEEE transactions on information theory, 2021, 67(7): 4429–4445. DOI: 10.1109/TIT.2021.3083748
- [10] MA J J, PING L. Orthogonal amp [J]. IEEE access, 2017, 5: 2020–2033. DOI: 10.1109/access.2017.2653119
- [11] LIU L, LIANG S S, PING L. Capacity optimality of OAMP in coded large unitarily invariant systems [C]//Proceedings of IEEE International Symposium on Information Theory (ISIT). IEEE, 2022: 1384–1389. DOI: 10.1109/ISIT50566.2022.9834360
- [12] LIU L, HUANG S Q, KURKOSKI B M. Memory AMP [J]. IEEE transactions on information theory, 2022, 68(12): 8015–8039. DOI: 10.1109/TIT.2022.3186166
- [13] LIU L, CHI Y H, YUEN C, et al. Capacity–achieving MIMO– NOMA: iterative LMMSE detection [J]. IEEE transactions on signal processing, 2019, 67(7): 1758–1773. DOI: 10.1109/ TSP.2019.2896242
- [14] RANGAN S. Generalized approximate message passing for estimation with random linear mixing [C]//Proceedings of IEEE

International Symposium on Information Theory Proceedings. IEEE, 2011: 2168–2172. DOI: 10.1109/ISIT.2011.6033942

- [15] LIU L, CHI Y H, LI Y, et al. Achievable rates of generalized linear systems with orthogonal/vector AMP receiver [J]. IEEE transactions on signal processing, 2023, 71: 4116–4133. DOI: 10.1109/TSP.2023.3328064
- [16] TIAN F Y, LIU L, CHEN X M. Generalized memory approximate message passing for generalized linear model [J]. IEEE transactions on signal processing, 2022, 70: 6404–6418. DOI: 10.1109/TSP.2022.3213414

作者简介



陈学辉,西安电子科技大学信息与通信工程学院 在读硕士研究生;主要研究方向为近似消息传递 类算法、多载波调制技术等。



池育浩,西安电子科技大学华山准聘副教授、 IEEE ICCT2023 移动与无线网络分会联合主席; 研究方向为多用户编码与迭代接收机设计、多载 波调制技术;主持多个国家自然科学基金青年项 目、教育部"春晖计划"项目、陕西省自然科学 基础研究计划青年项目;获得第30届中国电子学 会信息论大会(CIEIT 2023)最佳海报奖;发表 论文20余篇。



刘雷,浙江大学百人计划研究员、博士生导师, 华为启真优秀青年学者,IEEE和中国通信学会高 级会员,信息论旗舰会议IEEE ITW 2021 出版联 合主席,2020 年度《IEEE Transactions on Communications》期刊模范审稿人,是国际上 最早展开记忆消息传递研究的学者之一;长期从 事消息传递理论与算法,及其在信号处理、无线 通信、信息论及编码领域的应用研究;主持国家

自然科学基金优秀青年项目(海外)和青年项目、中兴通讯产学研 基金项目,担任国家自然科学基金重大项目子课题负责人、海创基 金项目课题负责人;获中国电子学会第30届信息论学术年会青年新 星奖和最佳海报奖;发表论文50余篇。